



AVVISO N. 208/2009
selezione pubblica, per titoli ed esami, per l'attribuzione di n. 1 assegno di ricerca
presso il Dipartimento di Elettronica.

Il Politecnico di Torino intende attribuire n. 1 assegno per la collaborazione ad attività di ricerca per il seguente progetto: **“Architetture digitali per transceiver multi-standard”**. - Campo di ricerca: **Elettronica; Sistemi elettronici digitali**. - Settore Scientifico Disciplinare: **ING-INF/01 – Elettronica**.

Durata assegno: 1 anno.

Importo lordo assegno: Euro 19.367,00 annui lordi.

La domanda di partecipazione alla selezione, redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca, dovrà essere presentata al Servizio Personale e Sviluppo Risorse Umane – INFO POINT – stanza 1 - **dal lunedì al venerdì dalle ore 10.00 alle ore 16.00, ad esclusione del giorno 24 giugno 2009 per chiusura uffici**, entro il termine perentorio del **29.06.2009**.

La domanda può essere fatta pervenire via posta, corriere o fax al n. 011/564.5919 entro il suddetto termine. Considerata, infatti, la tempistica concorsuale non è rilevante per l'ammissione alla selezione la data di invio, ma solo quella di pervenimento all'Ufficio.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Titolo di studio richiesto per la partecipazione: Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nella seguente classe: 32/S (Ingegneria Elettronica); Laurea in Ingegneria Elettronica, conseguita ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999, o titolo universitario straniero equivalente.

Campi su cui dovranno vertere i titoli: Progetto di architetture digitali su FPGA; Progetto di componenti ASIC; Processori con instruction set specializzato.

Curriculum: Si richiede una persona di elevata qualificazione scientifica nel settore dell'implementazione HW/SW di architetture di elaborazione numerica, e con esperienza almeno triennale di ricerca.

Temi del colloquio: Sistemi elettronici riconfigurabili; Sistemi embedded; Ricevitori multi-standard, nonché la discussione sui titoli ammessi a valutazione. Sarà, inoltre, accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

Affissione elenco valutazione titoli: il 30.06.2009 - ore 10.30 alla bacheca del Dipartimento di Elettronica del Politecnico di Torino – Torino - C.so Duca degli Abruzzi, 24.

Colloquio: il 30.06.2009 - ore 11.00 presso la Sala Riunioni del Dipartimento di Elettronica - Politecnico di Torino – Torino – C.so Duca degli Abruzzi, 24.

Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.

Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il “Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca” sono disponibili su internet al seguente indirizzo: <http://www.swa.polito.it/services/concorsi/>.

Torino, 22 giugno 2009

IL RESPONSABILE DEL SERVIZIO
(P. VIGLIANI)