



AVVISO N. 290/2007

selezione pubblica, per titoli ed esami, per l'attribuzione di n. 1 assegno di ricerca presso il Dipartimento di Elettronica.

Il Politecnico di Torino intende attribuire n. 1 assegno per la collaborazione ad attività di ricerca per il seguente progetto: **“Progetto e realizzazione di sistemi elettronici per velivolo unmanned (Elettra Twin Flyers)” nell’ambito del Bando Regionale 2006 sulla Ricerca e lo Sviluppo Precompetitivo “ETF06 – Innovative solutions for control system, electric plant, materials and technologies for a non-conventional remotely-piloted aircraft”.** - Campo di ricerca: **Progetto di circuiti digitali per l’elaborazione del segnale numerico.** - Settore Scientifico Disciplinare: **ING-INF/01 – Elettronica.**

La domanda di partecipazione alla selezione, *redatta sull'apposito modulo e corredata della documentazione indicata nel bando generale per l'attribuzione di assegni di ricerca*, dovrà essere presentata al Servizio Personale e Sviluppo Risorse Umane – INFO POINT – stanza 1 - **dalle ore 10.00 alle ore 16.00**, entro il termine perentorio del **7.01.2008**.

La domanda può essere fatta pervenire via posta, corriere o fax al n. 011/564.7848 entro il suddetto termine. Considerata, infatti, la tempistica concorsuale non è rilevante per l'ammissione alla selezione la data di invio, ma solo quella di pervenimento all'Ufficio.

La selezione verrà effettuata, per titoli e colloquio, secondo il programma d'esame sotto indicato:

Colloquio: verterà su: Progetto di circuiti integrati digitali a elevate prestazioni; Struttura e caratteristiche delle schede ibride hardware/software; Metodologie di progettazione per processori speciali (ASIP), nonché la discussione sui titoli ammessi a valutazione. Sarà, inoltre, accertata la conoscenza della lingua inglese e per i cittadini stranieri anche di quella italiana.

Titolo di studio richiesto per la partecipazione: Diploma di laurea dell'ordinamento previsto dal D.M. 509/1999 nelle seguenti classi: 32/S (Ingegneria Elettronica), 35/S (Ingegneria Informatica), Laurea in Ingegneria Elettronica, Laurea in Ingegneria Informatica, conseguite ai sensi degli ordinamenti didattici antecedenti il D.M. 509/1999, o titolo universitario straniero equivalente.

Campi su cui dovranno vertere i titoli: Progettazione digitale; Valutazione delle prestazioni e della complessità di sistemi di elaborazione per il segnale.

Durata assegno: 1 anno.

Importo lordo assegno: Euro 17.700,00 annui lordi.

Affissione elenco valutazione titoli: il 15.01.2008 - ore 14,30 alla bacheca del Dipartimento di Elettronica del Politecnico di Torino - C.so Duca degli Abruzzi, 24.

Colloquio: il 15.01.2008 - ore 15,00 presso il Dipartimento di Elettronica - Politecnico di Torino – C.so Duca degli Abruzzi, 24.

Titoli:

Sono valutati, purché in settori attinenti a quello per il quale è bandito l'assegno, i seguenti titoli:

- il dottorato di ricerca fino a 10 punti;
- il voto di laurea fino a 5 punti;
- pubblicazioni fino a 15 punti;
- i diplomi di specializzazione e gli attestati di frequenza di corsi di perfezionamento post laurea conseguiti in Italia o all'estero fino a 10 punti;
- lo svolgimento di documentata attività di ricerca (compresa quella effettuata nell'ambito dello svolgimento della tesi di laurea o di dottorato) presso soggetti pubblici e privati con contratti, borse di studio o incarichi, sia in Italia che all'estero, fino a 20 punti con un massimo di 4 punti all'anno.

Coloro che hanno prodotto domanda dovranno presentarsi nel luogo, giorno ed ora su indicati, muniti di valido documento di riconoscimento.



Il bando generale per l'attribuzione degli assegni di ricerca, cui si rinvia per gli aspetti procedurali, e il "Regolamento per l'attribuzione di assegni per la collaborazione ad attività di ricerca" sono disponibili su internet al seguente indirizzo: <http://www.swa.polito.it/services/concorsi/>.

Torino, 18 dicembre 2007

IL RESPONSABILE DEL SERVIZIO
(P. VIGLIANI)